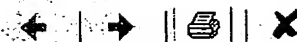


KOREAN PATENT ABSTRACTS XML 2(1-2)

Save



Please Click here to view the drawing

Korean FullDoc.

(19)  KOREAN INTELLECTUAL PROPERTY OFFICE

KOREAN PATENT ABSTRACTS

(11)Publication number: 1020030094437 A
 (43)Date of publication of application: 12.12.2003

(21)Application number: 1020020031246

(71)Applicant: SAMSUNG ELECTRONICS CO., LTD.

(22)Date of filing: 04.06.2002

(72)Inventor: KWON, DAE HEON

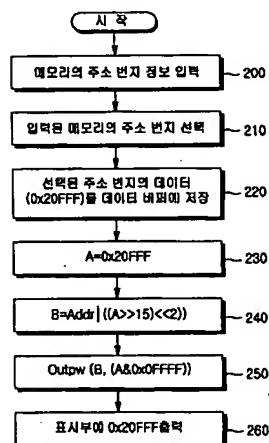
(51)Int. Cl. H04B 1 /40

(54) APPARATUS AND METHOD FOR TRANSMITTING DATA IN PORTABLE PHONE

(57) Abstract:

PURPOSE: An apparatus and method for transmitting data in a portable phone is provided to output data at a cycle without reconfiguration for the extension of a data bus in the case of transmitting data of 16 bits and above to the display part of a portable terminal.

CONSTITUTION: The address number information of a memory storing the data to be outputted to a display part is inputted to address numbers A0 through A17(200). A decoder in a microprocessor selects an inputted address number from the memory(210) and outputs the data(0x2FFF) of the selected address number to the data buffer of the microprocessor(220). The 18-bit data(0x2FFF) stored in the data buffer are stored in the variable A of a register(230). A control unit controls a register and an operation equipment, operates the data(0x2FFF) stored in variable A, and stored the operated data in variable B(240). The control unit outputs lower 16-bit data 0x0FFF, outputted by the AND operation of the data(0x2FFF) stored in variable B and the maximum value(0x0FFFF) of the memory chip storing the data to be outputted to the display part, and the data stored in variable B at the same time(250). The data stored in variable B and the lower 16-bit data(0x0FFF) are transmitted to the display part address buses A2 through A3 and a data bus respectively at the same time(260).



(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.
H04B 1/40

(11) 공개번호 특2003-0094437
(43) 공개일자 2003년12월12일

(21) 출원번호 10-2002-0031246
(22) 출원일자 2002년06월04일
(71) 출원인 삼성전자주식회사
경기도 수원시 영통구 매탄동 416
(72) 발명자 권대현
경상북도칠곡군북삼면인평리화진금봉타운103동508호
(74) 대리인 이건주

심사항구 : 있음

(54) 휴대용 전화기의 데이터 전송 장치 및 방법

요약

본 발명은 휴대용 전화기의 데이터 전송 장치가 데이터를 저장하고 프로그램의 실행 중에 사용되며 고속 액세스를 할 수 있는 레지스터; 산술연산 및 논리 연산을 행하는 연산장치; 명령을 해석 및 실행하는데 필요한 컴퓨터 내부의 유닛들 사이의 데이터의 흐름을 제어하는 제어장치;로 구성되어 8비트 또는 16비트 데이터만 입출력이 가능한 마이크로프로세서와, 프로그램과 프로그램을 처리하는 데이터를 보관하는 메모리와, 16비트 이상의 데이터로 액세스할 수 있는 표시부와, 상기 마이크로프로세서와 메모리 그리고 입출력간의 데이터 전송에 사용하는 양방향 신호선인 데이터버스와, 상기 마이크로프로세서와 메모리를 연결하여 메모리 주소를 전송 및 상기 데이터버스와 함께 상기 표시부에 데이터를 전송하는 어드레스버스와, 상기 데이터를 전송하는 어드레스버스에 설치된 다이오드로 구성된 것을 특징으로 한다.

도면

도 1

도면

데이터 버스, 어드레스 버스, 마이크로 프로세서

도면

도면의 간단한 설명

도 1은 본 발명의 실시예에 따라 휴대용 전화기의 표시부에 데이터를 전송하는 장치의 구성을 도시하는 도면.

도 2는 본 발명의 실시예에 따라 휴대용 전화기의 표시부에 데이터 전송시 데이터버스와 어드레스버스가 동시에 데이터 전송을 수행하는 흐름도.

도 3은 본 발명의 실시예에 따라 누설자극을 제거하기 위한 휴대용 전화기의 마이크로프로세서가 표시부에서 데이터를 리드(Read)하는 방법을 나타낸 도면.

발명의 상세한 설명

발명의 목적

발명이 속하는 기술분야 및 그 분야의 종래기술

본 발명은 휴대용 단말기에 관한 것으로, 특히 16비트 이상의 데이터를 1사이클에 출력하는 휴대용 전화기의 데이터 전송 장치 및 방법에 관한 것이다.

휴대용 전화기의 표시부에 데이터를 전송하는 마이크로프로세서의 데이터버스는 8비트 또는 16비트의 데이터만을 전송 할 수 있도록 고정되어 있다. 그러므로 상기 데이터버스로 고정된 8비트 또는 16비트보다

큰 비트를 전송할 경우, 데이터버스를 확장하기 위하여 마이크로프로세서의 데이터버스를 재구성하거나 상기 비트를 분할하여 2사이클 이상으로 휴대용 전화기에 전송하여야 한다. 예를 들어, 1픽셀의 구성이 16비트의 휴대용 전화기의 표시부는 16비트 데이터가 데이터버스를 통해 1사이클에 전송되므로써 65k 칼라가 출력된다. 그러나 1픽셀의 구성이 18비트인 휴대용 전화기의 표시부에서는 데이터버스를 통해 먼저 16비트를 보낸 후 나머지 2비트를 보내는 2사이클에 18비트가 전송되므로써 260k 칼라가 출력된다.

상기와 같이 18비트의 데이터를 데이터버스를 통해 2사이클에 전송 할 경우, 마이크로프로세서가 상당히 빠른 속도로 액세스가 가능하다면 큰 문제를 유발하지 않지만 상기 마이크로프로세서가 느린 속도로 휴대용 전화기의 표시부에 액세스된다면 1사이클과 2사이클의 출력 속도에서 문제가 발생하여 화면에 출력되는 속도는 더욱 느려지게 되며, 록업(LOCKUP)등이 발생 될 우려가 있었다.

발명이 이루고자 하는 기술적 과제

따라서 본 발명의 목적은 휴대용 단말기의 표시부에 16비트 이상의 데이터 전송시 데이터버스의 확장을 위한 재구성 없이 1사이클에 데이터를 출력 할 수 있는 장치 및 방법을 제공함에 있다.

상기 목적을 달성하기 위한 휴대용 전화기의 데이터 전송 장치가 데이터를 저장하고 프로그램의 실행 중에 사용되며 고속 액세스를 할 수 있는 레지스터; 산술연산 및 논리 연산을 행하는 연산장치; 명령을 해석 및 실행하는데 필요한 컴퓨터 내부의 유닛들 사이의 데이터의 흐름을 제어하는 제어장치로 구성되어 8비트 또는 16비트 데이터만 입출력이 가능한 마이크로프로세서와, 프로그램과 프로그램을 처리하는 데이터를 보관하는 메모리와, 16비트 이상의 데이터로 액세스할 수 있는 표시부와, 상기 마이크로프로세서와 메모리 그리고 입출력간의 데이터 전송에 사용하는 양방향 신호선인 데이터버스와, 상기 마이크로프로세서와 메모리를 연결하여 메모리 주소를 전송 및 상기 데이터버스와 함께 상기 표시부에 데이터를 전송하는 어드레스버스와, 상기 데이터를 전송하는 어드레스버스에 설치된 다이오드로 구성된 것을 특징으로 한다.

또한 상기 목적을 달성하기 위하여, 휴대용 전화기의 데이터 전송 방법이 16비트 이상의 데이터 출력시, 출력될 데이터가 있는 메모리의 주소 번지정보가 입력되는 과정과, 상기 입력된 메모리의 주소번지에 해당하는 데이터를 선택하는 과정과, 상기 선택된 16비트 이상의 데이터를 데이터버퍼로 출력하는 과정과, 상기 데이터버퍼에 출력된 16비트 이상의 데이터를 변수A에 저장하는 과정과, 시프트 연산을 이용하여, 상기 변수A에 저장된 16비트 이상의 데이터를 중 하위 16비트 데이터를 제거하고 남은 상위 비트 데이터를 데이터가 전송될 어드레스버스에 맞춘 후, 상기 데이터가 전송될 어드레스값과 논리함으로 연산하여 변수B에 저장하는 과정과, 상기 변수A에 저장된 16비트 이상의 데이터와 출력될 데이터가 있는 메모리값의 최머값을 논리곱으로 연산하여 나온 하위 16비트 데이터는 데이터버스를 통해, 상기 변수B에 저장된 데이터는 데이터가 전송될 어드레스버스를 통해 동시에 표시부로 전송하는 과정으로 이루어짐을 특징으로 한다.

발명의 구성 및 작용

이하 본 발명의 바람직한 실시예들의 상세한 설명이 첨부된 도면들을 참조하여 설명될 것이다.

본 발명의 실시예에 따라 데이터 전송 장치는 휴대용 전화기로 가정하여 설명될 것이다. 그러나 본 발명의 실시예에 따른 장치 및 방법은 휴대용 전화기 이외에 데이터를 전송하여 출력되는 일반적인 통신장치에도 동일하게 적용할 수 있다.

도 1은 본 발명의 실시예에 따라 휴대용 전화기의 표시부에 데이터를 전송하는 장치의 구성도이다. 또한 상기 도 1의 실시예에서 16비트의 데이터가 표시부에 전송되는 것을 보여주고 있다.

상기 도 1을 참조하면, 마이크로프로세서100은 휴대용 전화기의 전반적인 동작을 제어하는 기능을 수행한다. 즉 메모리로부터 프로그램의 각 명령을 판독해 그것을 해석하고 어느 데이터에 어떤 처리를 해야하는가 판단해서 그것을 실행하고, 다음에 실행해야 할 명령을 결정한다. 상기 마이크로프로세서는 레지스터101, 연산장치102, 및 제어장치103으로 구성된다. 상기 장치들은 서로 접속되어 있기도 하고, 입출력 포트와 메모리에도 데이터버스를 의해서 접속되어 있다. 상기 레지스터101은 데이터를 보관하는 작은 메모리로 프로그램의 실행 중에 사용되며 고속 액세스를 할 수 있다. 또한 본 발명의 실시예에 따라 16비트 이상의 데이터가 1사이클에 데이터버스와 어드레스버스를 통해 출력되도록 연산장치102가 의해 상기 16비트 이상의 데이터를 연산시 변수값이 저장된다. 상기 연산장치102는 가산이나 승산 등의 산술연산을 행한다. 또한 레지스터 내의 하나 혹은 두 개의 값 사이에서 AND조작과 같은 연산을 행한다. 또한 본 발명의 실시예에 따라 16비트 이상의 데이터가 1사이클에 데이터버스와 어드레스버스를 통해 출력되도록 상기 16비트 이상의 데이터를 연산한다. 상기 제어장치103은 명령을 해석하고 그것을 실행하는데 필요한 휴대용 전화기 내부의 각 유닛 사이의 데이터의 흐름을 제어한다. 또한 본 발명의 실시예에 따라 16비트 이상의 데이터가 1사이클에 데이터버스와 어드레스버스를 통해 출력되도록 상기 레지스터101과 연산장치102를 제어한다.

메모리120은 프로그램 메모리 및 데이터 메모리들로 구성될 수 있다. 상기 프로그램 메모리에는 휴대용 전화기의 일반적인 동작을 제어하기 위한 프로그램들을 저장할 수 있으며, 상기 데이터 메모리에는 상기 프로그램들을 수행하는 중에 발생하는 데이터를 일시 저장하는 기능을 수행한다. 또한, 상기 마이크로프로세서에 의해 사용되며, 마이크로프로세서의 명령어 또는 데이터를 기억한다. 상기 메모리에는 RAM(Random Access Memory)과 ROM(Read Only Memory)가 있다.

표시부130은 마이크로프로세서100의 제어에 의해 수행되고 있는 상태 및 통화기능 수행시, 사용자의 키 조작 상태를 표시한다. 또한 본 발명의 실시예에 따라 16비트 이상의 데이터로 액세스할 수 있으며, 데이터

버스와 어드레스버스에 의해서 16비트 이상의 데이터를 1사이클에 받아 표시한다.

데이터버스140은 상기 마이크로프로세서와 메모리 그리고 입출력간의 데이터전송에 사용하는 양방향 신호선이다. 어드레스버스150은 상기 마이크로프로세서100과 메모리120을 연결하여 메모리 주소를 전송하거나, 상기 데이터버스140이 16비트 데이터를 표시부에 전송할 때 동시에 나머지 비트들을 상기 표시부130으로 전송한다. 다이오드160은 상기 마이크로프로세서100이 데이터를 전송하는 어드레스버스151을 통해 상기 표시부130으로 부터 데이터를 리드(Read)하는 것을 방지하기 위하여 데이터를 전송하는 어드레스버스151에 설치된다. 키입력부170은 숫자 및 문자 정보를 입력하기 위한 키를 및 각종 기능들을 설정하기 위한 기능키들을 구비한다.

상기 도 1을 참조하여 16비트 이상의 데이터가 휴대용 전화기의 표시부에 전송되는 동작을 살펴보면, 먼저 어드레스버스150중 표시부130에 데이터 전송시 사용되지 않거나 타이밍에 적합한 어드레스버스151을 임의로 설정하여 역전압에 따른 누설전류 발생을 방지하기 위한 다이오드 설치한다.

키입력부170의 조작으로 표시부130에 출력될 데이터가 있는 메모리의 주소 번지정보가 어드레스번지150에 입력된다. 상기 마이크로프로세서100에 있는 디코더는 상기 어드레스번지150에 입력된 메모리의 주소번지를 선택하여, 선택된 주소 번지의 데이터를 상기 메모리120의 버퍼를 거쳐 마이크로프로세서100의 데이터 버퍼로 출력한다. 상기 마이크로프로세서의 제어장치103은 레지스터101과 연산장치102가 상기 데이터버퍼에 저장된 16비트 이상의 데이터를 데이터버스가 전송할 하위 16비트 데이터와 어드레스버스가 전송할 나머지 상위 비트들로 분리하도록 제어한다. 상기 데이터버스140과 어드레스버스150은 16비트 이상의 데이터를 표시부130에 동시에 전송한다.

도 2는 본 발명의 실시예에 따라 휴대용 전화기의 표시부에 데이터 전송시 데이터버스와 어드레스버스가 동시에 데이터 전송을 수행하는 흐름도이다. 상기 도2의 실시예에서는 CS(Chip Selection)이 0x00000 ~ 0x0FFFF까지 사용 가능한 휴대용 전화기의 표시부에 260k 칼라를 출력하기 위해 16비트의 데이터인 0x20FFF를 전송하며, 어드레스버스 $A_0 \sim A_7$ 중 $A_2 \sim A_6$ 를 데이터 전송하는 어드레스버스로 설명한다. 상기 데이터를 전송하는 어드레스버스는 데이터버스가 표시부에 데이터 전송시 타이밍이 적절하거나 사용되지 않고 있는 어드레스버스를 선택할 수 있다.

이하 본 발명의 실시예를 도 1의 참조와 함께 상세히 설명한다.

키입력부170의 조작으로 200단계에서 표시부130에 출력될 데이터가 있는 메모리의 주소 번지정보가 어드레스번지 $A_0 \sim A_7$ 150에 입력된다. 상기 마이크로프로세서100에 있는 디코더는 210단계에서 상기 어드레스번지 $A_0 \sim A_7$ 150에 입력된 주소번지를 메모리120에서 선택한다. 선택된 메모리120의 주소번지의 데이터를 220단계에서 상기 메모리120의 버퍼를 거쳐 마이크로프로세서100의 데이터버퍼로 출력한다.

상기 220단계에서 데이터버퍼로 저장된 16비트의 데이터 0x2FFF를 230단계에서 레지스터101의 변수A에 저장한다. 제어장치103은 240단계에서 레지스터102와 연산장치102를 제어하여 상기 230단계에서 레지스터101의 변수A에 저장된 0x2FFF를 연산한다. 먼저, 0x2FFF를 오른쪽으로 15만큼 시프트 연산을 하여 하위 16비트인 0x0FFF를 제거한다. 남은 상위 두 비트 0x2를 어드레스버스 $A_2 \sim A_6$ 151 맞추기 위해 왼쪽으로 2만큼 시프트 연산한다. 그런 후, 상기 어드레스버스 $A_2 \sim A_6$ 의 어드레스값인 Addr과 논리합으로 연산하여 레지스터의 변수B에 저장한다.

250단계에서는, 상기 230단계에서 변수A에 저장된 0x20FFF를 표시부130에 출력될 데이터가 있는 메모리120의 최대값인 0x0FFFF와 논리곱으로 연산하여 나온 하위 16비트 데이터 0x0FFF와, 상기 240단계에서 변수B에 저장된 데이터를 동시에 출력한다.

상기 250단계에서 상기 240단계에서 변수B에 저장된 데이터는 어드레스버스 $A_2 \sim A_6$ 151을 통해, 하위 16비트 데이터 0x0FFF는 데이터버스140을 통해 동시에 표시부130으로 전송되어 표시되는 260단계로 진행한다.

어드레스버스150은 아웃풋(output)전송이므로 데이터를 리드(Read)할 경우 역전압에 따른 누설전류가 발생한다. 그러므로, 데이터를 전송하는 어드레스버스 $A_2 \sim A_6$ 151에 설치된 다이오드160은 상기 마이크로프로세서100이 데이터를 전송하는 어드레스버스 $A_2 \sim A_6$ 151을 통해 상기 표시부130으로부터 데이터를 리드(Read)하는 것을 방지한다.

그러나, 마이크로프로세서100이 표시부130을 리드(Read)할 필요가 없거나, 표시부130의 데이터(0x0-0x-)가 리드(Read)만 하는 포트라면 다이오드160을 제거해도 무방하다.

도 3은 본 발명의 실시예에 따라 누설전류를 제거하기 위한 휴대용 전화기의 마이크로프로세서가 표시부에서 데이터를 리드(Read)하는 방법을 나타내고 있다.

상기 마이크로프로세서100이 로직하이(Logic High)상태인 어드레스버스 $A_2 \sim A_6$ 151을 통해 상기 표시부130으로부터 리드 액세스(Read Access)를 하면, 상기 어드레스버스 $A_2 \sim A_6$ 151을 통해 출력되는 데이터((0x-0x-)는 로직로우(Logic Low) 또는 로직하이(Logic High)로 출력될 것이다.

이때, 상기 데이터(016-017)가 로직하이(Logic High)로 출력되었을 경우에는 문제가 없지만, 로직로우(Logic Low)로 출력될 경우에는 로직하이(Logic High) 출력된 어드레스 버스 $A_2 \sim A_6$ 151이 강제적으로 로직로우(Logic Low)로 되는 현상이 나타나 누설전류 및 이상작동이 발생된다.

이를 방지하기 위해 도 3에서와 같이, 마이크로프로세서100이 표시부130의 데이터를 리드(Read)할 때 상기 마이크로프로세서100은 300단계에서 리드(Read)할 주소번지($A_2 \sim A_6$)의 데이터 0x20000을 지정한다. 상기 선택된 주소번지($A_2 \sim A_6$)의 데이터 0x20000은 301단계에서 레지스터101의 변수A에 저장된다. 제어장치103은 302단계에서 레지스터101과 연산장치102를 제어하여 상기 301단계에서 레지스터101의 변수A에 저장

된 주소변지(A₂ ~ A₆)의 데이터 0x20000를 0x0FFF3과 논리곱으로 연산하여 상기 주소변지(A₂ ~ A₆)값을 0'으로 만든다.

상기와 같이 어드레스버스 A₂ ~ A₆ 151을 로직로우(Logic Low)로 주소를 출력함으로써, 리드(Read)에 따른 표시부130의 출력이 로직로우(Logic Low) 혹은 로직하이(Logic High)에 관계없이 정상작동이 가능하다.

명령의 효과

즉, 상술한 바와 같이 본 발명은, 휴대용 전화기의 표시부에 16비트 이상의 데이터를 데이터버스와 어드레스버스를 통해 1사이클에 전송함으로써, 데이터버스의 확장을 위한 재구성 없이 화면에 출력되는 속도를 증가시킬 수 있다.

또한, 데이터 전송을 하는 어드레스버스에 다이오드를 설치함으로써, 상기 데이터 전송을 하는 어드레스버스 통해 데이터 리드(Read)시 발생하는 역전압에 따른 누설전류를 막을 수 있는 효과가 있다.

(57) 청구의 범위

청구항 1

휴대용 전화기의 데이터 전송 장치에 있어서,

데이터를 저장하고 프로그램의 실행 중에 사용되며 고속 액세스를 할 수 있는 레지스터;

산술연산 및 논리 연산을 행하는 연산장치;

명령을 해석 및 실행하는데 필요한 컴퓨터 내부의 유닛트 사이의 데이터의 흐름을 제어하는 제어장치;로 구성되어 8비트 또는 16비트 데이터만 입출력이 가능한 마이크로프로세서와,

프로그램과 프로그램을 처리하는 데이터를 보관하는 메모리와,

16비트 이상의 데이터로 액세스할 수 있는 표시부와,

상기 마이크로프로세서와 메모리 그리고 입출력간의 데이터 전송에 사용하는 양방향 신호선인 데이터버스와,

상기 마이크로프로세서와 메모리를 연결하여 메모리 주소를 전송 및 상기 데이터버스와 함께 상기 표시부에 데이터를 전송하는 어드레스버스와,

상기 마이크로프로세서가 데이터를 전송하는 어드레스버스를 통해 데이터를 리드(read)하는 것을 방지하기 위해 상기 데이터를 전송하는 어드레스버스에 설치된 다이오드로 구성된 것을 특징으로 하는 휴대용 전화기의 데이터 전송 장치.

청구항 2

휴대용 전화기의 데이터 전송 방법에 있어서,

16비트 이상의 데이터 출력시, 출력될 데이터가 있는 메모리의 주소 변지정보가 입력되는 과정과,

상기 입력된 메모리의 주소변지에 해당하는 데이터를 선택하는 과정과,

상기 선택된 16비트 이상의 데이터들을 데이터버퍼로 출력하는 과정과,

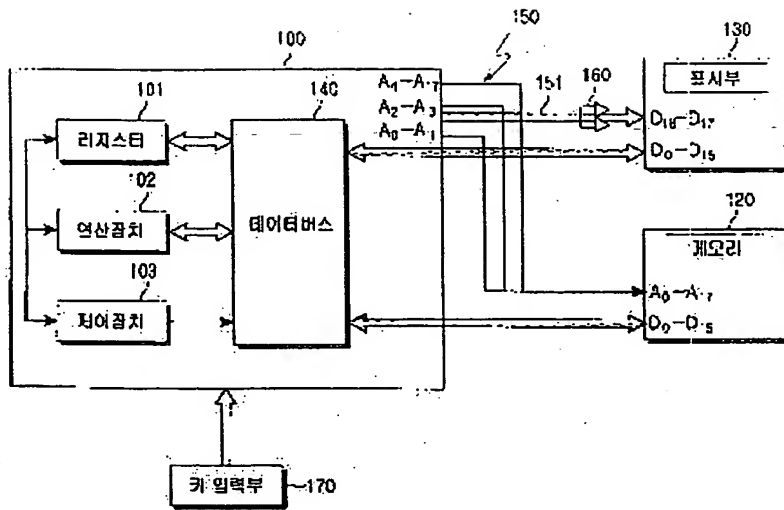
상기 데이터버퍼에 출력된 16비트 이상의 데이터들을 변수A에 저장하는 과정과,

시프트 연산을 이용하여, 상기 변수A에 저장된 16비트 이상의 데이터들 중 하위 16비트 데이터들을 제거하고 남은 상위 비트 데이터들을 데이터가 전송될 어드레스버스에 맞춘 후, 상기 데이터가 전송될 어드레스값과 논리합으로 연산하여 변수B에 저장하는 과정과,

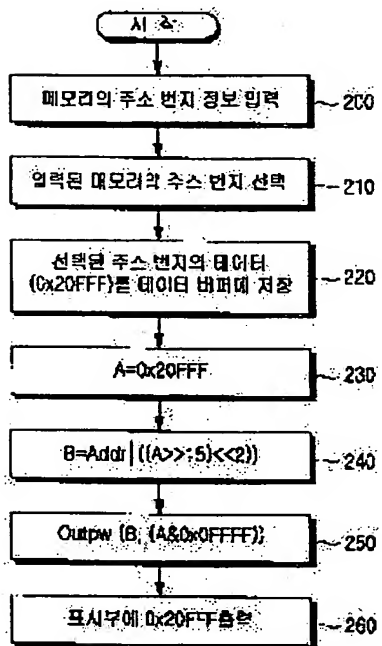
상기 변수A에 저장된 16비트 이상의 데이터와 출력될 데이터가 있는 메모리칩의 최대값을 논리곱으로 연산하여 나온 하위 16비트 데이터는 데이터버스를 통해, 상기 변수B에 저장된 데이터는 데이터가 전송될 어드레스버스를 통해 동시에 표시부로 전송하는 과정으로 이루어짐을 특징으로 하는 휴대용 전화기의 데이터 전송 방법.

도면

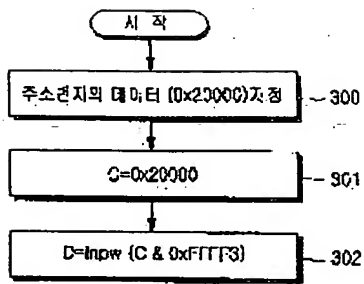
도면1



도면2



도면3



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☐ FADED TEXT OR DRAWING
- ☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☒ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☒ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.